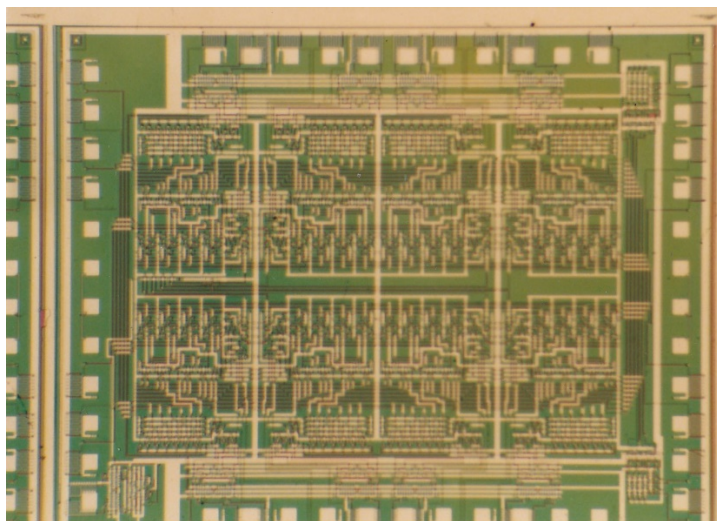
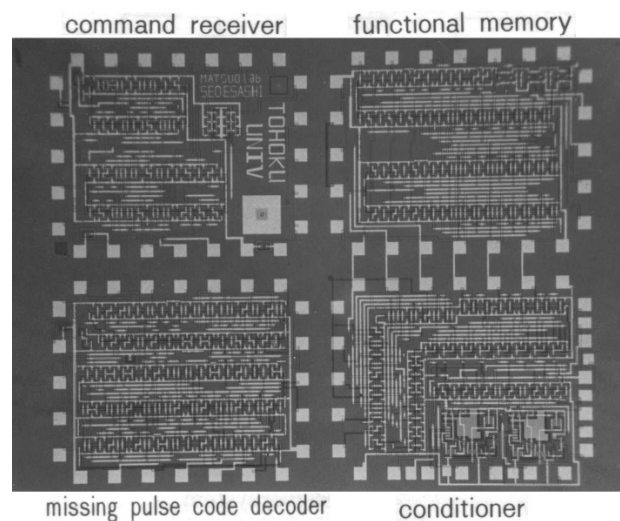


8 試作 IC (1) (チャネル長 10 μm)



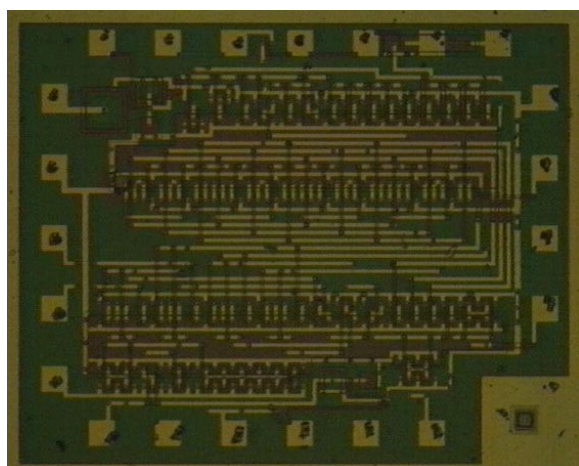
ビットシリアル並列画像処理 IC

(江刺正喜 : 「半導体集積回路設計の基礎」1986 年 培風館)



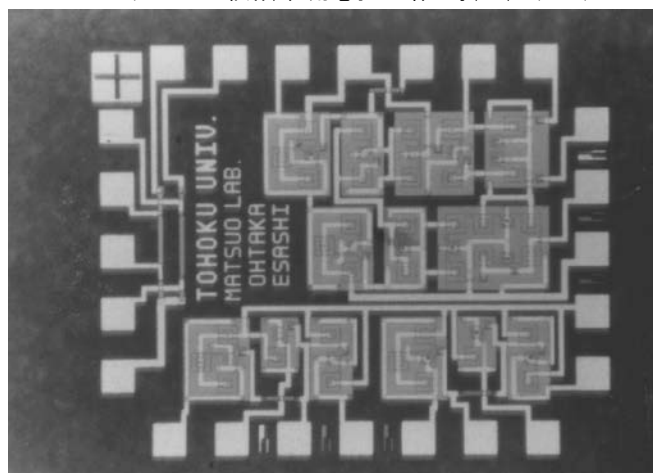
体内用テレメータ用 IC

(徐 敦、江刺正喜、松尾正之 : 体内埋込みテレメトリシステム用 CMOS カスタム LSI の試作, 医用電子と生体工学, 25, 2 (1987) 128-134)



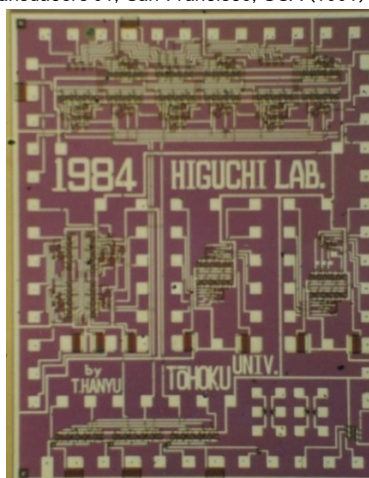
共通二線式触覚センサアレイ用 IC

(M.Esashi and Y.Matsumoto : Common Two Lead Wires Sensing System, Transducers'91, San Francisco, USA (1991) 330-333)



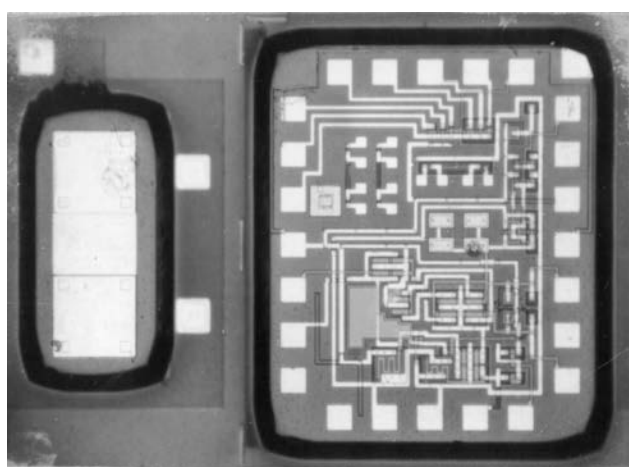
高温用 SOS (Si on Sapphire) CMOS オペアンプ IC

(江刺正喜、大高章二、松尾正之 : 高温用集積回路と高温用圧力センサの試作, 電子通信学会半導体トランジスタ研究会, SSD86-57 (1986) 67-74)



多値論理 IC

(M.Kameyama, T.Haniyu, M.Esashi and T.Higuchi : An NMOS Pipelined Image Processor Using Quaternary Logic, IEEE Int. Solid-State Circuit Conf., San Francisco, USA (1985) 86-87)



スイッチトキャパシタ IC による直接接合容量型圧力センサ

(S.Shoji, T.Nisase, M.Esashi and T.Matsuo : Fabrication of an Implantable Capacitive Type Pressure Sensor, The 4th Int. Conf. on Solid State Sensors and Actuators, Tokyo, Japan (1987) 305-308)