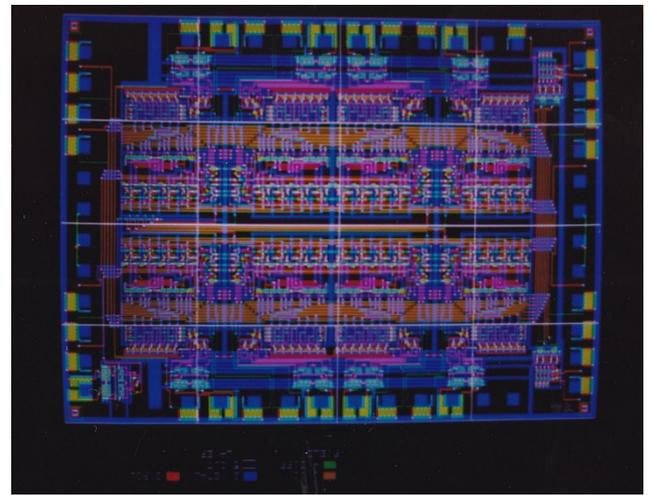
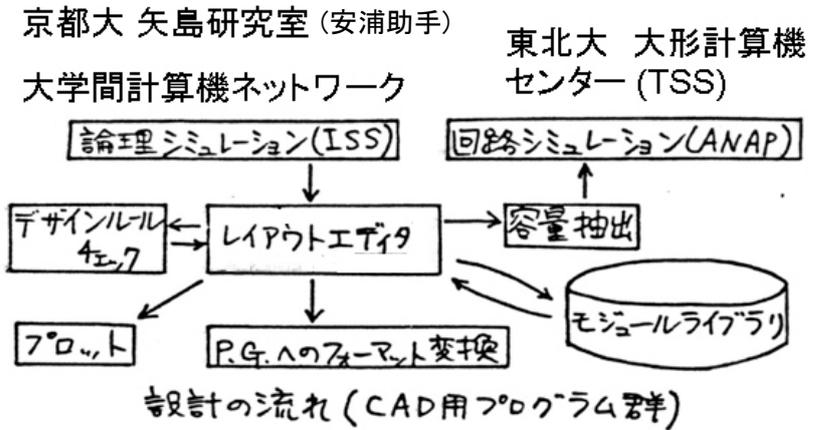
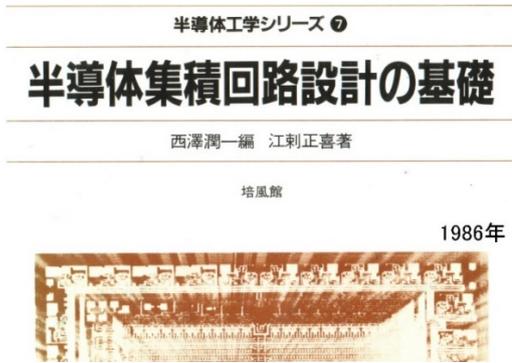
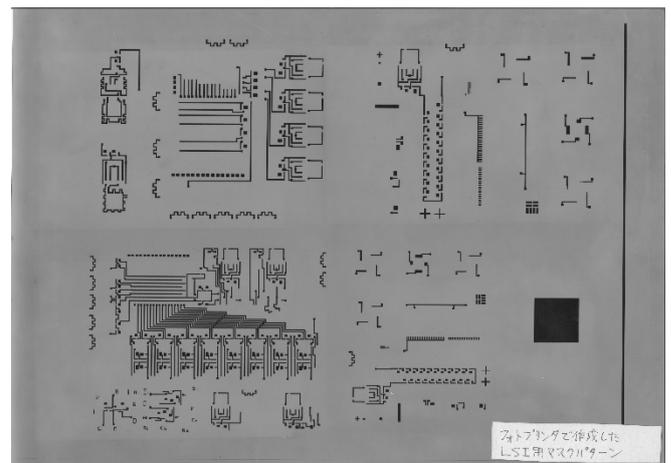


# 1 設計 (1) CAD

## 自作装置による CMOS 集積回路の設計・試作



DEC 社 LSI11 に接続したディスプレイ (ヤマハ社 SIT 使用) レイアウトエディタは Fortran で自作(プログラミングの勉強)



設計したレイアウトを出力するはフォトプリンタ

フォトプリンタで透明フィルムに出力したマスク原版

(江刺正喜 : 大学での LSI 製作と教育, 電子通信学会誌, 68, 1 (1985) 50-52)

(江刺正喜, 小松昭雄, 芦部稔, 大友雅彦 : カスタム LSI 設計・作製システムの試み (1) (システムの概要), (2) (設計環境), (3) (NMOS プロセスと評価), 昭和 58 年電子通信学会総合全国大会, 401-3 (1983))

(江刺正喜, 増田篤司, 松尾正之 : LSI 設計用 CAD システム, 電気関係学会東北支部連合大会, 2D-13 (1985))